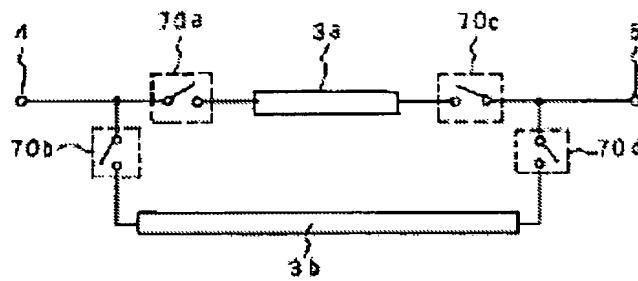


JP5235606**Publication number:** JP5235606**Publication date:** 1993-09-10**Inventor:** HIEDA MORISHIGE; SUEMATSU KENJI; IIDA AKIO;
URASAKI SHUJI**Applicant:** MITSUBISHI ELECTRIC CORP**Classification:****- international:** H01P1/185; H01L31/10; H01L31/101; H03K17/78;
H01L31/10; H01P1/18; H01L31/10; H01L31/101;
H03K17/78; H01L31/10; (IPC1-7): H01P1/185;
H01L31/101; H03K17/78**- european:****Application number:** JP19920033183 19920220**Priority number(s):** JP19920033183 19920220[Report a data error here](#)**Abstract of JP5235606**

PURPOSE: To obtain the microwave circuit in which a control signal is easily applied to control elements even when number of the control elements is high.

CONSTITUTION: Light control element switches 70a, 70c pass a signal wave when a light whose wavelength is λ_1 , irradiates to the switches and light control element switches 70b, 70d pass the signal wave when a light whose wavelength is λ_2 , irradiates to the switches, and the difference of the length between microstrip lines 3a and 3b is set L in the microwave circuit (phase shifter). A phase of the output signal wave with respect to a same input signal wave is changed by an electric length of the line length difference L with the case that the light whose wavelength is λ_1 , is emitted but the light whose wavelength is λ_2 is not emitted, as the control signal and the case that the light whose wavelength is λ_1 , is not emitted but the light whose wavelength is λ_2 , is emitted as the control signal.



Data supplied from the esp@cenet database - Worldwide

BEST AVAILABLE COPY

THIS PAGE BLANK (USPTO)

(51)Int.Cl.⁵
 H 01 P 1/185
 H 01 L 31/101
 H 03 K 17/78

識別記号 庁内整理番号
 F 7827-5 J

F I

技術表示箇所

審査請求 未請求 請求項の数1(全 7 頁)

(21)出願番号 特願平4-33183
 (22)出願日 平成4年(1992)2月20日

(71)出願人 000006013
 三菱電機株式会社
 東京都千代田区丸の内二丁目2番3号
 (72)発明者 桜枝 譲重
 鎌倉市大船五丁目1番1号 三菱電機株式
 会社電子システム研究所内
 (72)発明者 末松 慶治
 鎌倉市大船五丁目1番1号 三菱電機株式
 会社電子システム研究所内
 (72)発明者 飯田 明夫
 鎌倉市大船五丁目1番1号 三菱電機株式
 会社電子システム研究所内
 (74)代理人 弁理士 高田 守

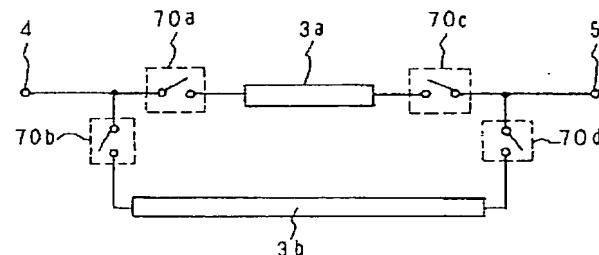
最終頁に続く

(54)【発明の名称】マイクロ波回路

(57)【要約】

【目的】 制御素子数が多数の場合においても、制御信号を容易に供給できるマイクロ波回路を得ることを目的とする。

【構成】 この発明に係るマイクロ波回路(移相器)は、マイクロストリップ線路3aと3bの長さの差をLとし、光制御素子スイッチ70a, 70cは波長λ₁の光の照射により信号波を通過し、光制御素子スイッチ70b, 70dは波長λ₂の光の照射により信号波を通過する構成としている。制御信号として波長λ₁の光を照射して波長λ₂の光を照射しない時と、波長λ₂の光を照射して波長λ₁の光を照射しない時では、同一入力信号波に対する出力の信号波の位相を線路差しの電気長分だけ変化させることができる。



3a, 3b : マイクロストリップ路のストリップ導体
 70a, 70b, 70c, 70d : スイッチ

【特許請求の範囲】

【請求項 1】 マイクロ波の伝送特性を光の照射により制御する光制御素子を複数個備えたマイクロ波回路であって、上記光制御素子のうち、少なくとも 2 素子の受光感度の波長特性が異なることを特徴とするマイクロ波回路。

【発明の詳細な説明】

【0001】

【産業上の利用分野】 この発明はマイクロ波またはミリ波帯の電波の伝送回路において、その伝送特性を光の照射により制御するマイクロ波回路に関するものである。

【0002】

【従来の技術】 図 14 は 1991 年電子情報通信学会春季全国大会論文集、C-49 に示された従来の制御素子を備えたマイクロ波回路のデジタル移相器を示す構成図である。図において、1 は一方の面に地導体を有する誘電体基板、3a～3c はマイクロストリップ線路のストリップ導体、4 は入力端子、5 は出力端子、7 はスルーホール、8 は制御信号線、9a 及び 9b は制御信号入力端子、16a～16c は電界効果トランジスタ（以下、FET と呼ぶ）である。また、図 15 は図 14 に示すマイクロ波回路の等価回路図である。図 15において、70a～70c は図 14 の FET 16a～16c を等価的に表すスイッチ、71a～71c はストリップ導体 3a～3c を等価的に表す電気長 $\lambda/4$ （ λ ：信号波の波長）の伝送線路、72a～72b はスルーホールによる接地を等価的に表している。スイッチ 70a～70c は制御信号が入力するとき接続状態となり、制御信号が入力しないときに遮断状態となる。

【0003】 次に、マイクロ波回路の動作について図 15、16 を参照して説明する。図 16 は制御信号入力端子 9a に制御信号が入力し、制御信号入力端子 9b に制御信号が入力しない場合、即ち、スイッチ 70a、70b は接続状態、スイッチ 70c は遮断状態にある場合を示す等価回路図である。図 16において、入力端子 4 に入力した信号波は長さ $\lambda/4$ の伝送線路 71b を介して 90 度位相遅れで出力端子 5 に出力される。ここで、伝送線路 71a、71c はそれぞれ一端が接地された長さ $\lambda/4$ の伝送線路であるため、それぞれ他端の伝送線路 71b との接続点から見た伝送線路 71a、71c は開放とみなせる。

【0004】 一方、図 17 は制御信号入力端子 9a に制御信号が入力せず、制御信号入力端子 9b に制御信号が入力する場合、即ち、スイッチ 70a、70b は遮断、スイッチ 70c は接続状態にある場合を示す等価回路図である。図 17において、入力端子 4 に入力した信号波は長さ $\lambda/4$ の伝送線路 71a 及び 71c を介して 180 度位相遅れで出力端子 5 に出力される。ここで、伝送線路 71b は一端が接地された長さ $\lambda/4$ の伝送線路であるため他端の伝送線路 71b、71c の接続点から見

た伝送線路 71b は開放とみなせる。

【0005】 以上のように、制御信号が制御信号入力端子 9a に入力して、制御信号入力端子 9b に入力しないときと、制御信号が制御信号入力端子 9a に入力せず、制御信号入力端子 9b に入力するときとでは、信号波が通過する伝送線路の長さが $\lambda/4$ 異なるために、位相を 90 度変化させることが出来る。

【0006】

【発明が解決しようとする課題】 従来の制御素子を備えたマイクロ波回路は以上のように構成されているので、制御素子数を多数備えるマイクロ波回路の場合、制御信号線が多数必要となり、回路の実装配置上、小形化する上で制約が生ずるという課題があった。

【0007】 この発明は上記のような課題を解決するためになされたもので、制御素子数が多数の場合でも制御信号を容易に供給でき、小形化できるマイクロ波回路を得ることを目的とする。

【0008】

【課題を解決するための手段】 上記の目的を達成するために、この発明に係わるマイクロ波回路は、マイクロ波の伝送特性を光の照射により制御する光制御素子を複数個備えたマイクロ波回路であって、上記光制御素子のうち、少なくとも 2 素子の受光感度の波長特性が異なるようにしたものである。

【0009】

【作用】 上記のように構成されたこの発明に係るマイクロ波回路では、制御信号として、波長の異なる複数の光を用いることにより、マイクロ波回路上の制御信号線をなくすことができる。

【0010】

【実施例】 実施例 1. 図 1 はこの発明のマイクロ波回路の実施例 1 を示す構成図である。図 2 は図 1 に示すマイクロ波回路 80 と制御信号光源 6 の関係を説明する図である。図 3 は図 1 の等価回路図である。図 4 は図 1 に示すマイクロ波回路の光制御素子を示す構成図である。図において、1 は一方の面に地導体を有する誘電体基板、3 はマイクロストリップ線路のストリップ導体、4 は入力端子、5 は出力端子、6 は波長の異なる複数の光をいずれか一つ、もしくは複数同時に出力できる制御信号光源、10a、10b は光制御素子、80 はマイクロ波回路全体を示す。

【0011】 次に動作について説明する。図 3 の等価回路図に示すように、スイッチ 70a、70c は波長 λ_1 の光の照射により信号波を通過し、スイッチ 70b、70d は波長 λ_2 の光の照射により信号波を通過する構成となっている。

【0012】 まず、波長 λ_1 の光を照射して波長 λ_2 の光を照射しない場合、スイッチ 70a、70c は信号波を通過し、スイッチ 70b、70d は遮断状態となる。50 入力端子 4 に入力した信号波はスイッチ 70a、マイク

ロストリップ線路 3 a 及びスイッチ 70 c を通過して出力端子 5 から出力される。

【0013】次に、波長 λ_1 の光を照射せず波長 λ_2 の光を照射する場合、スイッチ 70 a, 70 c は信号波を遮断し、スイッチ 70 b, 70 d は信号波を通過する。入力端子 4 に入力した信号波はスイッチ 70 b、マイクロストリップ線路 3 b 及びスイッチ 70 d を通過して出力端子 5 から出力される。

【0014】ここで、マイクロストリップ線路 3 a と 3 b の長さの差を L とすると、制御信号として波長 λ_1 の光を照射して波長 λ_2 の光を照射しない時と、波長 λ_2 の光を照射して波長 λ_1 の光を照射しない時では、同一入力信号波に対する出力の信号波の位相を線路差 L の電気長分だけ変化させることができる。

【0015】ここでは、単ビットの移相器を例に説明したが、受光感度の波長特性が異なるスイッチ及び移相量の異なる素子を複数個、直列に接続することにより、多ビット移相器を実現することができる。

【0016】図 4 は図 1 に示すマイクロ波回路の光制御素子を示す構成図である。図において、1 は一方の面に地導体を有する誘電体基板、3 はマイクロストリップ線路のストリップ導体、8 1 は特定波長の光の照射により導電率が変化する半導体膜である。光を照射しない時、半導体膜 8 1 は非導通状態となるために、スイッチは遮断状態になる。一方、光を照射する時、半導体膜 8 1 は導通状態となるために、スイッチは接続状態になる。スイッチ 70 a と 70 b の半導体膜 8 1 の種類を変えることにより波長選択性が変わる。

【0017】実施例 2。実施例 1 では図 1 のマイクロ波回路（移相器）の光制御素子（スイッチ）として、図 4 に示すように特定波長の光の照射により導電率が変化する半導体膜 8 1 の種類を変えて光選択性をもたせたが、半導体膜 8 1 の種類を一定にして、上記半導体膜上に特定波長のみを通過する膜を配置したもの同様の効果を奏する。図 5 はこの発明のマイクロ波回路の光制御素子（スイッチ）の実施例 2 を示す構成図である。図において、8 1 a は光の照射により導電率が変化する半導体膜、8 2 は特定波長の光のみを通過する膜である。膜 8 2 を通過する光を照射したときに、半導体膜 8 1 a は導通状態になりスイッチは通過状態になる。一方、膜 8 2 を通過しない光を照射した時、及び光を照射しない時に、半導体膜 8 1 a は非導通状態になりスイッチは遮断状態になる。

【0018】実施例 3。実施例 1 では、マイクロ波回路として移相器を単体もしくは複数個備えたものについて説明したが、さらに、アンテナやミクサ等のマイクロ波回路と組み合わせて同一基板上に構成したマイクロ波回路の例について説明する。図 6、図 7 はこの発明のマイクロ波回路の実施例 3 を示す構成図である。図 6 は実施例 3 の光制御素子実装面を示す構成図であり、図 7 は図

6 の裏面を示す図である。図 6、図 7 において、1 A は誘電体基板、2 は地導体、3 はマイクロストリップ線路のストリップ導体、5 は出力端子、7 はスルーホール、1 1 はマイクロストリップアンテナの放射導体、8 0 a ~ 8 0 h は図 1 に示したマイクロ波回路（移相器）8 0 と同様である。

【0019】次に、動作についてマイクロ波回路（移相器）8 0 a に注目して説明する。図 7 のマイクロストリップアンテナの放射導体 1 1 に入射した信号波は、スルーホール 7 及びストリップ導体 3 と地導体 2 からなるマイクロストリップ線路を介して、光制御マイクロ波回路 8 0 a に入力する。マイクロ波回路（移相器）8 0 a において、所定の位相変化した信号波は、ストリップ導体 3 と地導体 2 からなるマイクロストリップ線路を介して出力端子 5 に出力される。

【0020】ここで、マイクロ波回路 8 0 a ~ 8 0 h の光制御素子の受光感度の波長特性をそれぞれ変えておくと、制御信号光源 6 が照射する光の波長により、マイクロ波回路 8 0 a ~ 8 0 h を各々独立に制御することができる。従って、放射導体 1 1 の集合からなるアンテナのビーム方向を制御信号光源 6 により所定の方向に変えることができる。

【0021】実施例 4、図 8、図 9 は、この発明のマイクロ波回路の実施例 4 を示す構成図である。実施例 3 を示す図 6、図 7 と同一部分については同一符号を付し既に説明済みなので省略する。図 8 は実施例 4 の光制御素子実装面を示す構成図である。図 9 は図 8 の裏面を示す図である。図 8、図 9 において、6 は波長の異なる複数の光をいずれか一つ、もしくは複数同時に出力できる制御信号光源、9 1 は局発信号により変調された光を発生する光源である。8 0 は図 1 に示したと同様の制御信号光源 6 により制御されるマイクロ波回路（移相器）、9 0 は変調された光により局発信号を供給されるミクサ回路である。

【0022】次に動作について説明する。図 9 のマイクロストリップアンテナの放射導体 1 1 に入射した信号波は、スルーホール 7 及びストリップ導体 3 と地導体 2 からなるマイクロストリップ線路を介して、マイクロ波回路（移相器）8 0 に入力し、それぞれ位相調整される。次いで、ミクサ回路 9 0 において、局発信号により変調された光源 9 1 の照射により供給される局発信号とミクシングされ、中間周波信号を発生する。ミクサ回路 9 0 で発生した中間周波信号は、ストリップ導体 3 と地導体 2 からなるマイクロストリップ線路を介して出力端子 5 に出力される。

【0023】実施例 5。実施例 1 ではマイクロストリップ線路を用いて構成したマイクロ波回路（移相器）8 0 の光制御素子（スイッチ）について説明したが、コブレーナ線路、スロット線路を用いて構成したマイクロ波回路の光制御素子（スイッチ）について説明する。図 10

はこの発明のマイクロ波回路の光制御素子（スイッチ）の実施例5を示す構成図である。図において、1 Aは誘電体基板、2 0はコプレーナ線路の中心導体、8 1 aは特定波長の光の照射により導電率が変化する半導体膜である。いま、特定波長の光を照射して半導体膜8 1 aが導通状態のとき、コプレーナ線路の中心導体2 0が接地され、コプレーナ線路を伝搬してきた信号波は全反射される。一方、特定波長の光を照射せず半導波は全反射されない。

【0024】実施例6. 図11はこの発明のマイクロ波回路の光制御素子（移相器）の実施例6を示す構成図である。図11において、2は地導体、2 0はコプレーナ線路の中心導体、8 1 bは光の照射により誘電率が変化する半導体素子からなる光制御素子、8 3は半絶縁性G a A s基板である。上記の光制御素子に光を照射すると、光制御素子の半導体素子8 1 bにおいて、プラズマが発生し、半導体素子8 1 bの誘電率が変化する。誘電率が変化するとコプレーナ線路の波長短縮率が変化し、通過位相を変えることができる。

【0025】実施例7. 図12、13は、この発明のマイクロ波回路（多ビット移相器）の実施例7を示す構成図である。図11に示した照射する光の波長によって移相量を変えることのできる光制御素子（単ビット移相器）を複数個、直列に接続することにより多ビット移相器を構成することができる。図12は多ビット移相器の器を構成することができる。図12は多ビット移相器の実施例7を示す構成図（平面図）である。図13は図12のA-A'断面図である。図12、13において、2は地導体、2 0はコプレーナ線路の中心導体、8 1 b、8 1 c、8 1 dはそれぞれ図11に示した光制御素子と同様であり、光の照射により誘電率が変化する半導体素子、8 3は半絶縁性G a A s基板である。異なる波長の光で誘電率が変化する3種類の半導体素子8 1 b、8 1 c、8 1 dを一つのコプレーナ線路に用い、それぞれ半導体素子の長さを変えることにより、移相量を変えることができる。これにより、3ビット移相器を実現することができる。

【0026】実施例8. 実施例1、2、3、4、5に示したマイクロ波回路において、光制御素子のばらつきを抑えるために、誘電体基板1を半導体基板にして構成する、即ちモノリシック化したものであっても同様の効果を奏する。

【0027】

【発明の効果】以上のようにこの発明によれば、マイクロ波の伝送特性を光の照射により制御する光制御素子のうち、少なくとも2素子の受光感度の波長特性を異なるようにし、波長の異なる複数の光を制御信号として用いることにより、制御素子数が多数の場合においても、制御信号を容易に供給できる、小形のマイクロ波回路を得

ることができる。

【図面の簡単な説明】

【図1】この発明のマイクロ波回路の実施例1を示す構成図である。

【図2】図1に示すマイクロ波回路と制御信号光源の関係を説明する図である。

【図3】図1の等価回路図である。

【図4】図1に示すマイクロ波回路の光制御素子（スイッチ）を示す構成図である。

【図5】この発明のマイクロ波回路の光制御素子（スイッチ）の実施例2を示す構成図である。

【図6】この発明のマイクロ波回路の実施例3を示す構成図（光制御素子実装面）である。

【図7】図6の裏面を示す図である。

【図8】この発明のマイクロ波回路の実施例4を示す構成図（光制御素子実装面側）である。

【図9】図8の裏面を示す図である。

【図10】この発明のマイクロ波回路の光制御素子（スイッチ）の実施例5を示す構成図である。

【図11】この発明のマイクロ波回路の光制御素子（移相器）の実施例6を示す構成図である。

【図12】この発明のマイクロ波回路の光制御素子（移相器）の実施例7を示す構成図である。

【図13】図12のA-A'断面図である。

【図14】従来のマイクロ波回路を示す構成図である。

【図15】図14の等価回路図である。

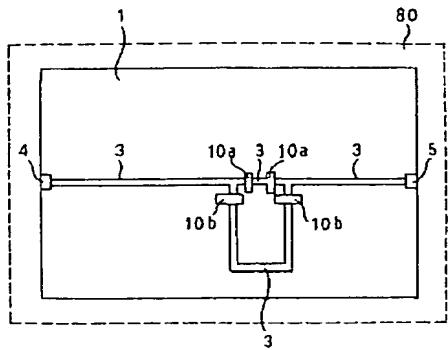
【図16】図14の動作を説明する等価回路図である。

【図17】図14の動作を説明する等価回路図である。

【符号の説明】

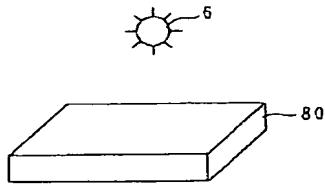
- 1 誘電体基板
- 2 地導体
- 3 マイクロストリップ線路のストリップ導体
- 3 a～3 c マイクロストリップ線路のストリップ導体
- 4 入力端子
- 5 出力端子
- 6 制御信号光源
- 7 スルーホール
- 1 0 a～1 0 b 光制御素子
- 1 1 放射導体
- 2 0 コプレーナ線路の中心導体
- 7 0 a～7 0 d スイッチ
- 8 0 光制御素子を有するマイクロ波回路
- 8 0 a～8 0 h 光制御素子を有するマイクロ波回路
- 8 1 半導体膜
- 8 1 a, 8 1 b, 8 1 c, 8 1 d 半導体膜
- 8 2 特定波長の光を通過する膜
- 8 3 半絶縁性G a A s基板
- 9 0 ミクサ回路
- 9 1 局発信号により変調された光を発生する光源

【図1】



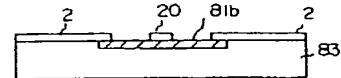
1: 誘電体基板
3: マイクロストリップ線路のストリップ導体
4: 入力端子
5: 出力端子
10a,10b: 光制御素子
80: 光制御マイクロ波回路

【図2】

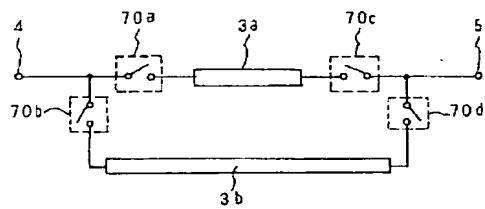


6: 制御信号光源

【図13】

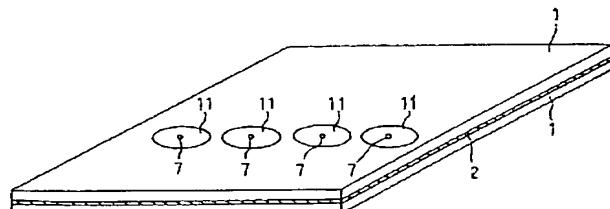


【図3】

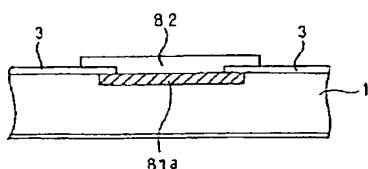


3a, 3b: マイクロストリップ路のストリップ導体
70a, 70b, 70c, 70d: スイッチ

【図9】

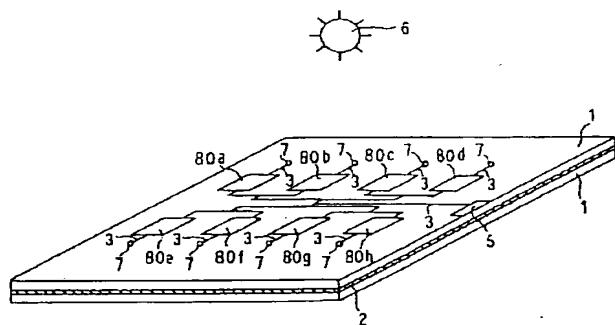


【図5】



81a: 半導体膜
82: 特定波長光のみ通す膜

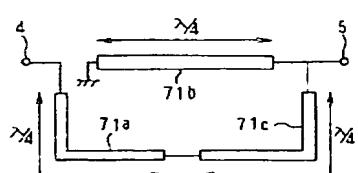
【図6】



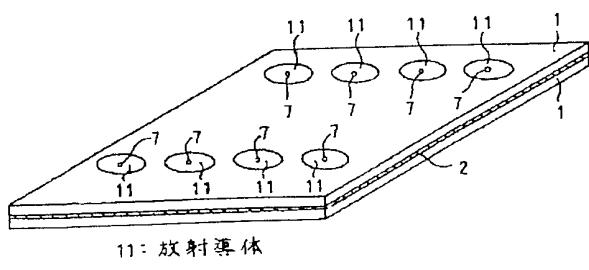
7: スルーホール

80a~80h: 光制御マイクロ波回路

【図17】

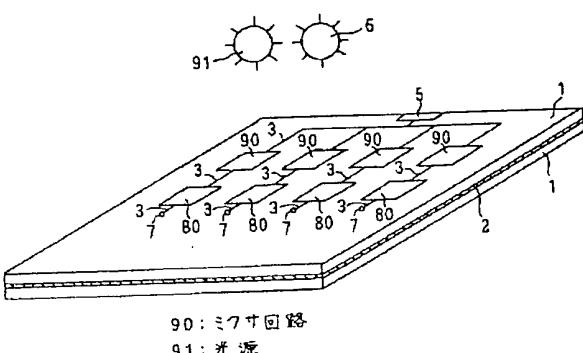


[図7]



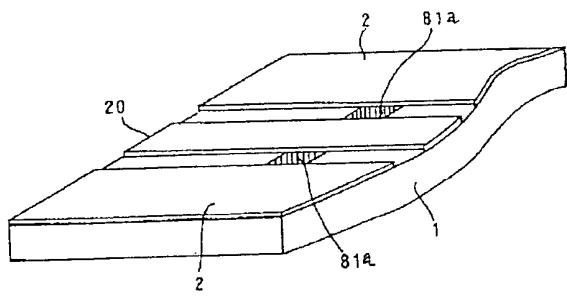
[図10]

[図8]

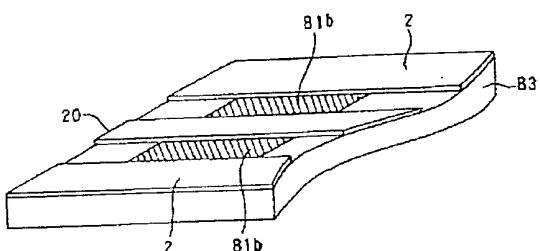


90: ミラ回路
91: 光源

【図10】

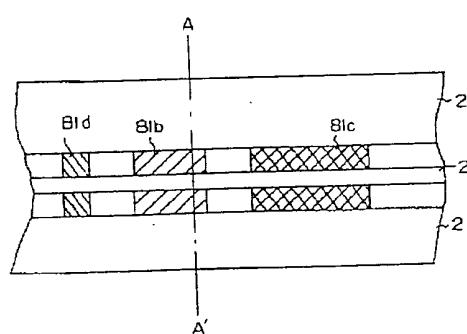


[図 1 1]

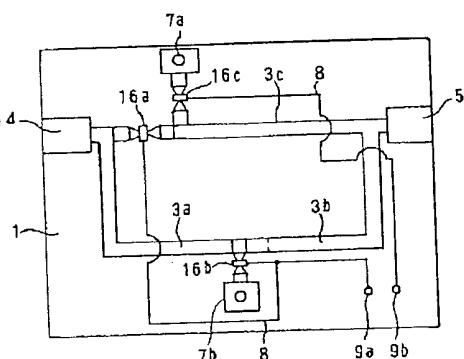


[図12]

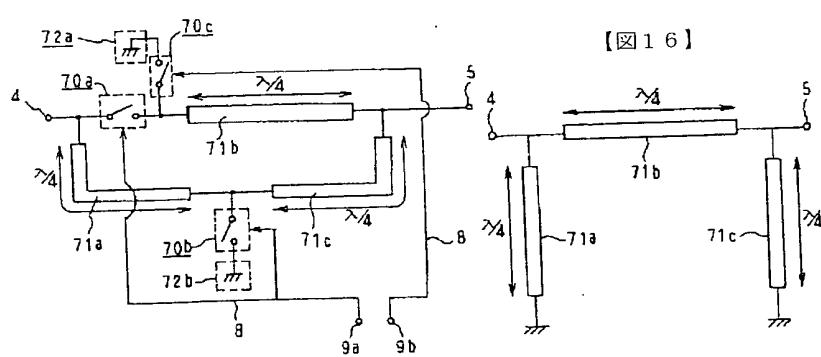
【图 1-4】



[图 1.5]



[图 1.6]



フロントページの続き

(72) 発明者 浦崎 修治
鎌倉市大船五丁目1番1号 三菱電機株式
会社電子システム研究所内

THIS PAGE BLANK (USPTO)